# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

03-102443

(43)Date of publication of application: 26.04.1991

(51)Int.CI.

G06F 12/08

(21)Application number: 01-240348

(71)Applicant: FUJITSU LTD

(22)Date of filing:

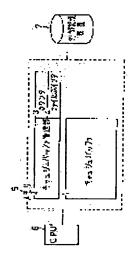
16.09.1989

(72)Inventor: TAKASHIMA HIROKI

### (54) DATA PREREAD CONTROLLING SYSTEM

#### (57) Abstract:

PURPOSE: To improve the data prereading performance and to effectively use a memory by performing a data prereading job at a sequential access after detection of an access form and discontinuing the prereading job at a random access. CONSTITUTION: A cache buffer 1 is provided together with a file pointer 4. A sequential access is decided and a data prereading job is carried out or restarted when such states where the read requests given from an access generator are not stored in a cache buffer 1 don't exceed continuously a prescribed frequency or when an address received a read request is continuous to an address stored in a file pointer 4. Meanwhile a random access is decided and the data prereading job is stopped when the states where the read requests are not stored in the buffer 1 exceed continuously a prescribed frequency. Thus it is possible to improve the data prereading performance and the utilizing efficiency of a memory 5.



# **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑩ 日本国特許庁(JP)

⑩特許出願公開

# ◎ 公 開 特 許 公 報 (A) 平3-102443

®Int.Cl.⁵

識別記号

庁内整理番号

❸公開 平成3年(1991)4月26日

G 06 F 12/08

D

7232-5B

審査請求 未請求 請求項の数 1 (全4頁)

60発明の名称

データ先読み制御方式

②特 願 平1-240348

20出 願 平1(1989)9月16日

⑩発 明 者 高

**2**63

神奈川県川崎市中原区上小田中1015番地 富士通株式会社

内

勿出 願 人 富士通株式会社

神奈川県川崎市中原区上小田中1015番地

個代 理 人 弁理士 岡田 守弘

明 細 奮

1. 発明の名称

データ先読み制御方式

2. 特許請求の範囲

外部記憶装置からデータを先読みしてメモリに 格納するデータ先読み制御方式において、

アクセス元からのリード要求に対応して、この リード要求に続く先読みデータを外部記憶装置か ら読み出して格納するキャッシュバッファ(L)と、

アクセス元からのリード要求のあったアドレス を記憶するファイルポインタ(4)とを饋え、

アクセス元からのリード要求が上記キャッシュバッファ(I)に格納されていない状態が違続して所定回数を越えないとき(あるいはリード要求のあったアドレスが上記ファイルポインタ(4)に記憶されているアドレスに連続するとき)にシーケンシャンアクセスと判定して先読みを行い(あるいは先読みを再開し)、一方、リード要求が上記キャ

ッシュバッファ(I)に格納されていない状態が連続 して所定回数を越えたときにランダムアクセスと 判定して先読みを停止するように構成したことを 特徴とするデータ先読み制御方式。

#### 3. 発明の詳細な説明

(概要)

外部記憶装置からデータを先読みしてメモリに 格納するデータ先読み制御方式に関し、

アクセス形態を検出して先読みが不要/必要となったときに先読みを中止/開始し、データの読み性能を向上させると共にメモリの効率的な使用を行うことを目的とし、

アクセス元からのリード要求に対応して、この リード要求に続く先読みデータを外部記憶装置から読み出して格納するキャッシュバッファと、ア クセス元からのリード要求のあったアドレスを記 値するファイルポインタとを備え、アクセス元か らのリード要求が上記キャッシュバッファに格納 されていない状態が連続して所定回数を越えない とき (あるいはリード要求のあったアドレスが上記ファイルポインタに記憶されているアドレスに連続するとき) にシーケンシャンアクセスと判定して先続みを行い (あるいは先続みを再開し)、一方、リード要求が上記キャッシュバッファに格納されていない状態が連続して所定回数を越えたときにラングムアクセスと判定して先続みを停止するように構成する。

#### (産業上の利用分野)

本発明は、外部記憶装置からデータを先読みしてメモリに格納するデータ先読み制御方式に関するものである。外部記憶装置のファイルからデータを先読みしてキャッシュバッファに格納する際に、必要なとき (シーケンシャルアクセス時) のみ先読みを行うことが望まれている。

(従来の技術と発明が解決しようとする課題)

従来、ディスク装置などのフェイルからデータ を先読みしてキャッシュバッファに格納するか否

3

クセス元からのリード要求に対応して、このリード要求に続く先読みデータを外部記憶装置 7 から読み出して格納するものである。

ファイルポインタイは、リード要求のあったア ドレスを記憶するものである。

#### (作用)

本発明は、第1図に示すように、キャッシュバッファ 1 およびファイルポインタ 4 を設け、アクセス元からのリード要求がキャッシュバッファ 1 に格納されていない状態が連続して所定回数を越えないとき(あるいはリード要求のあったアドレスがファイルポインタ 4 に記憶されているアドレスに連続するとき)にシーケンシャンアクセスと判定して先読みを行い(あるいは先続みを再聞し)、一方、リード要求がキャッシェバッファ 1 に格納されていない状態が連続して所定回数を越えたときにランダムアクセスと判定して先読みを停止するようにしている。

従って、アクセス形態を検出してシーケンシャ

かの判定は、ファイルの使用開始時(オープン時)にアクセス形態(例えばシーケンシャルアクセスあるいはランダムアクセスなどの形態)を指定し、シーケンシャルアクセスが指定されたときに先続みを行うようにしていた。

しかし、オープン時にアクセス形態が指定されない場合、判定ができないために無条件に先読みを行い、途中でランダムアクセスに変わって先読みが不要となっても無用な先読みを続けてしまい、 先読みの効率が良くないと共にキャッシュバッファを非効率に使用してしまうという問題があった。

本発明は、アクセス形態を検出して先続みが不要/必要となったときに先続みを中止/開始し、データの先続み性能を向上させると共にメモリの効率的な使用を行うことを目的としている。

#### (課題を解決する手段)

第1図を参照して課題を解決する手段を説明する。

第1図において、キャッシュバッファ1は、ア

ルアクセスのときに先競みを行い、ランダムアク セスのときに先競みを停止することにより、デー クの先競み性能を向上させると共にメモリの使用 効率を向上させることが可能となる。

## (実施例)

次に、第1図から第3図を用いて本発明の1実 施例の構成および動作を順次詳細に説明する。

第1図において、メモリ5は、CPU6と、外部記憶装置7との間に位置する先続み装置内のメモリである。このメモリ5には、外部記憶装置7から先続みしたデータを格納するキャッシュバッファ1に格納したデータを管理する情報を格納するキャッシェバッファ1に連続してデータがキャッシュバッファ1に連続して存在しない回数を計数するカウンタ3、およびリード要求のあったファイル内の相対位置(オフセットアドレス)を格納するファイルポインタイなどが設けられている。

第2図を用いて第1図構成の具体例を説明する。 ここで、現在のキャッシュパッファ1の状態として、図示のようにレコード1ないしレコード10 が外部記憶装置7から読み込まれて格納されている。

①:レコード20のread要求がある。

②: ①のread 要求について、キャッシュバッファ 1 内に存在しないので、カウンク 3 を 1 \* にすると共に、このread 要求のあったレコード 2 0 をファイルポインタ 4 に記憶する。

**®:レコード30のread要求がある。** 

①:③のread要求について、キャッシュバッファ1内に存在しないので、カウンク3が。
2 となったのでラングムアクセスと判定し、先読みを停止すると共に、このread要求のあったレコード30をファイルポインタ4に記憶する。

③: レコード31のread要求がある。ファイルポインタ4に記憶されている直前のリード要求がレコード 30°であり、現在のリード要求がレコード 31°であり、連続するデータの銃

7

®は、リード要求されたレコードがキャッシュ ベッファ 1 にありか否かを判別する。YBSの場合には、Oを行う。NOの場合には、キャッシュ パッファ 1 にリード要求のあったデータが存在し なかったので、カウンクをインクリメントし、® を行う。

®は、カウンタが2か否かを判別する。YESの場合(リード要求のあったデータが連続してキャッシュバッファ1に2回、存在しなかった場合)には、ランダムアクセスと判定し、®で先続み停止状態とし、®を行う。NOの場合には、シーケンシャルアクセスと判定し、®を実行する。

のは、ファイルポインタ4が直前のリード要求から連続しているか否かを判別する。これは、現在のリード要求のあったレコードが、ファイルポインタ4に格納されている直前のリード要求のあったレコードから連続しているか否かを判別する。 YBSの場合には、シーケンシャルアクセスと判定し、ゆで先続み状態に設定して先読みを再開する。NOの場合にはゆで先読み体止状態を継続す み込みであるのでシーケンシャルアクセスと判定 し、先続みを再開する。

以上のように、リード要求のあったレコードについてキャッシュバッファ1内にデータが存在しないことが連続して所定回数(ここでは2回)を越えたときにランダムアクセスと利定して先読みを停止し、一方、データが存在しないことが連続して所定回数(ここでは2回)を越えないときおよびリード要求が直前のリード要求のレコードに連続するときにシーケンシャルアクセスと判定して先読みを行い/再関することにより、データの先読み性能を向上させることが可能となる。

第3図は、本発明の動作説明フローチャートを 示す。

第3図において、①は、初期状態である。例えば第2図キャッシュバッファの状態である。

ゆは、先続み状態である。これは、最初はシーケンシャルアクセスとみなして先続み状態に設定 し、外部記憶装置7から先続みしたデータをキャッシュバッファ1に格納する。

8

る。

## (発明の効果)

以上説明したように、本発明によれば、アクセス形態を検出してシーケンシャルアクセスのときに先続みを行い、ランダムアクセスのときに先続みを停止する構成を採用しているため、データの先続み性能を向上させることができると共に、メモリを効率的に使用することができる。

## 4. 図面の簡単な説明

第1図は本発明の原理構成図、第2図は本発明の具体例説明図、第3図は本発明の動作説明フローチャートを示す。

図中、1はキャッシュバッファ、2はキャッシュバッファ管理部、3はカウンタ、4はファイルポインタ、6はアクセス元のCPU、7は外部記憶装置を表す。

特許出願人 富士遊株式会社 代理人弁理士 岡田 守弘

